

TWELITE DIP 無線マイコン データシート

Ver. 1.0.0

モノワイヤレス株式会社

製品概要

TWELITE DIP BLUE (認証型式:TWE-001 Lite)/TWELITE DIP RED (認証型式:TWELITE RED) は扱いやすい DIP 形状にした TWELITE で、超低消費電力かつ高性能なマイコン、フラッシュメモリ、IEEE802.15.4 準拠の高性能無線を備えます。

電源とセンサーなどを接続し、フラッシュメモリ、EEPROM にプログラムを格納することで動作させられます。SPI、I2C、UART をサポートしており、様々なセンサーやマイコンなどと接続可能です。

日本国内での認証を取得しておりますので、すぐに製品化が可能です。

主な特徴

- 世界標準規格である IEEE802.15.4 に準拠
- 弊社独自のプロトコルスタック“TWELITE NET”が利用可能
- 2.54mm ピッチ 28 ピン (600mil) DIP 型 IC の形状
- チップ性能を最大限に引き出す基板設計により長距離でも安定した通信が可能
- 32KB の RAM、160KB/512KB のフラッシュメモリを備え高性能な通信用アプリケーションソフトウェアの動作が可能
- 待機時の電流が $0.1 \mu\text{A}$ (RAMOFF スリープ時) と非常に少ないため電池寿命を延ばすことが可能
- 4個または6個の AD コンバータ、1 個のコンパレータ、20 個の汎用入出力ポートといった豊富な I/O を内蔵しセンサー等を直接接続可能
- フラッシュメモリを内蔵しておりファームウェアの変更が可能
- 無償で入手可能な GNU および eclipse ベースの開発環境によりファームウェア開発が可能
- 強力な 128-bit AES 暗号化技術によりセキュリティを保つことが可能
- 日本国内の ARIB STD-T66 工事設計認証(技適)を取得済みであるため免許や新たな申請の必要なく使用が可能
- RoHS 対応により新環境基準に準拠

仕様

1.1 製品型番

TWELITE DIP BLUE および、TWELITE DIP RED は表 1 で示すようなバリエーションがあります。用途に合わせて最適なものを選択してください。

販売コードは都度変わる可能性があるため、最新の販売コードは弊社ホームページを参照してください。

表 1 製品型番

TWELITE 通称	販売コード	アンテナ	備考
TWELITE DIP BLUE	TWE-L-DI-W	マッチ棒アンテナタイプ	ピンヘッダ実装済み
	TWE-L-DP-W		ピンヘッダ未実装
	TWE-L-DI-P	2次元マッチ棒アンテナタイプ	ピンヘッダ実装済み
	TWE-L-DP-P		ピンヘッダ未実装
	TWE-L-DI-U	同軸コネクタタイプ	ピンヘッダ実装済み、アンテナ別
	TWE-L-DP-U		ピンヘッダ未実装、アンテナ別
TWELITE DIP RED	MW-R-DI-W	マッチ棒アンテナタイプ	ピンヘッダ実装済み
	MW-R-DI-W		ピンヘッダ未実装
	MW-R-DI-U	同軸コネクタタイプ	ピンヘッダ実装済み、アンテナ別
	MW-R-DI-U		ピンヘッダ未実装、アンテナ別

1.2 無線部

表 2 無線仕様

	TWELITE DIP BLUE	TWELITE DIP RED	備考
通信方式	2.4GHz IEEE 802.15.4 準拠		
対応プロトコルスタック	TWELITE NET および IEEE 802.15.4 MAC		
通信速度	最大 250kbps		
変調方式	O-QPSK, DSSS		
チャンネル数	16		国によっては、使用できるチャンネルが異なります
送信出力	2.5dBm	9.19dBm	25°C,3V
受信感度	-95dBm	-96dBm	25°C,3V,typ
送信電流	15.3mA	23.3mA	25°C,3V,typ 最大出力時
	-	14.0mA	3dBm 出力時
受信電流	17.0mA	14.7mA	25°C,3V,typ

1.3 マイコン部

- 32ビット RISC プロセッサ
- 可変クロックにより消費電力の最適化が可能
- RAM: 32kBytes
- EEPROM: 4kBytes
- フラッシュメモリ: TWELITE BLUE 160kBytes/TWELITE RED 512kBytes
- ウォッチドッグタイマー、ブラウンアウト検出
- ブロック(デジタル/アナログ/RAM/無線)ごと、きめ細かい電源制御が可能
- AES 128bit 暗号回路、16bit 乱数生成機 内蔵

1.4 インターフェイス

表 3 インターフェイス仕様

機能	数	備考
ADC	4/6	10bit TWELITE BLUE は 4 ポート TWELITE RED は 6 ポート
PWM	4	
タイマ/PWM	1	PWM, $\Delta\Sigma$ など 5モード 16MHz, 16bit 精度
パルスカウンタ	2	スリープ状態で稼働可 最大 100kHz, 16bit
UART	2	16550A 互換
SPI マスター/スレーブ	1	3 チップセレクト 最大 16MHz
コンパレータ	1	
二線シリアル マスター/スレーブ (I ² C、SMBUS 互換)	1	最大 100kHz または 400kHz 7/10bit アドレスモード
汎用デジタル	20	他の I/F と共用

※多くは共用ピンであるため、組み合わせによっては利用できない場合があります

1.5 アンテナ

TWE-L-**-U/MW-R-**-U(外部アンテナタイプ)で利用できるアンテナつきまはしては、弊社 HP を参照願います。

対象外のアンテナを使用したい場合は、別途電波認証が必要なため、弊社にご連絡をお願いいたします。

1.6 認証など

表 4 電波認証番号表

	TWELITE DIP BLUE	TWELITE DIP RED
認証型式	TWE-001 Lite	TWELITE RED
工事設計認証番号	007-AB0031	007-AF0062
FCC ID	2AINN-L1	-
IC ID	21544-L1	-
備考	RoHS 対応	RoHS 対応

※1 海外で TWELITE DIP は TWE-L-**-W のみです。マッチ棒アンテナは折り曲げずに TWELITE に直立させた状態で使用してください。

※2 使用国によっては TWELITE や製品上などに FCC ID や IC ID などの表示が必要である場合がございます。該当すると思われる場合は、弊社までお問い合わせください。

1.7 輸出時の注意点

- TWELITE に内蔵されている AES 128bit の暗号化回路が該非判定の該当品となります。輸出される際は該非判定書を発行いたしますので弊社までお問い合わせ下さい。
- 輸出国によっては TWELITE が輸出国で電波認証が取得できていないと通関できない場合があります。輸出国ごとの規制に関してはお問い合わせください。

1.8 製品上の表示

製品には製品ロゴ、認証番号などの表示がありますが、予告なく変更される場合があります。

ブロック図

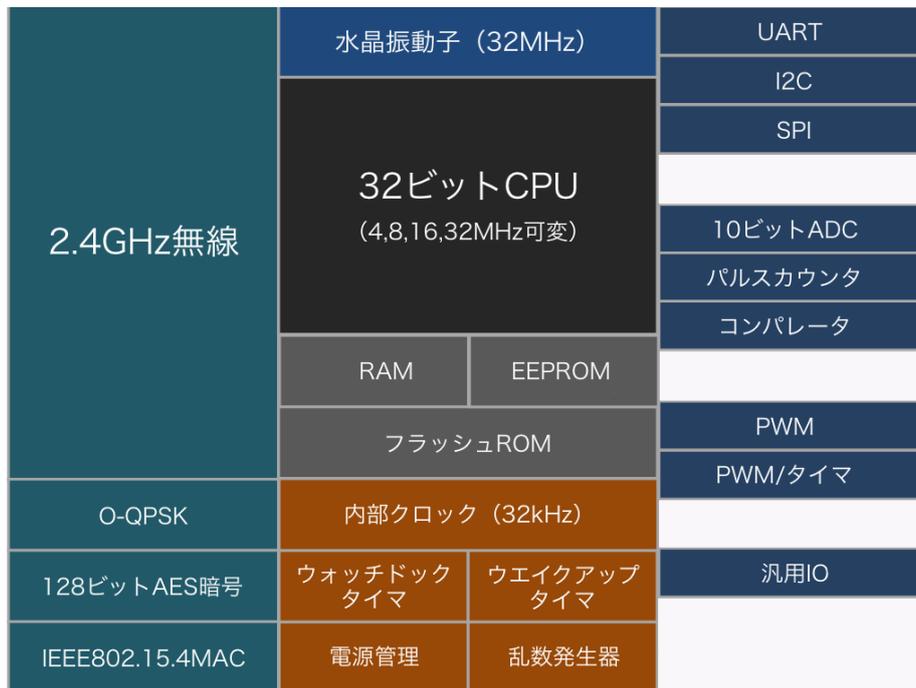


図 1 TWELITE DIP シリーズのブロック図

外形寸法

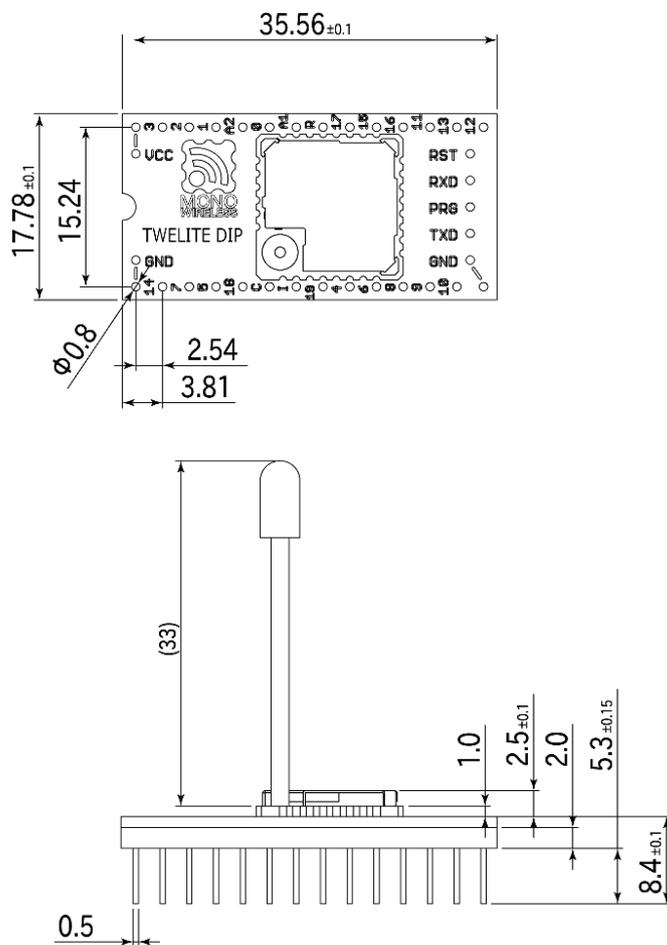


図 2 TWE-L-DI-W の外形図

表 5 外形寸法と重量

販売コード	外形寸法	重量	備考
TWE-L-DI-W/TWE-L-DP-W	35.7mm x 17.7mm x 3.5mm	2.2g	アンテナ、コネクタ、端子除く
TWE-L-DI-U/TWE-L-DP-U	35.7mm x 17.7mm x 3.5mm	2.2g	
TWE-L-DI-P/TWE-L-DP-P	47.5mm x 17.7mm x 3.5mm	2.7g	
MW-R-DI-W/ MW-R -DP-W	35.7mm x 17.7mm x 3.5mm	2.2g	
MW-R-DI-U/ MW-R-DP-U	35.7mm x 17.7mm x 3.5mm	2.2g	

TWE-L-DI-W 外形 DXF データは弊社ホームページにてダウンロード可。

ピン割り当て

7.1 ピン番号

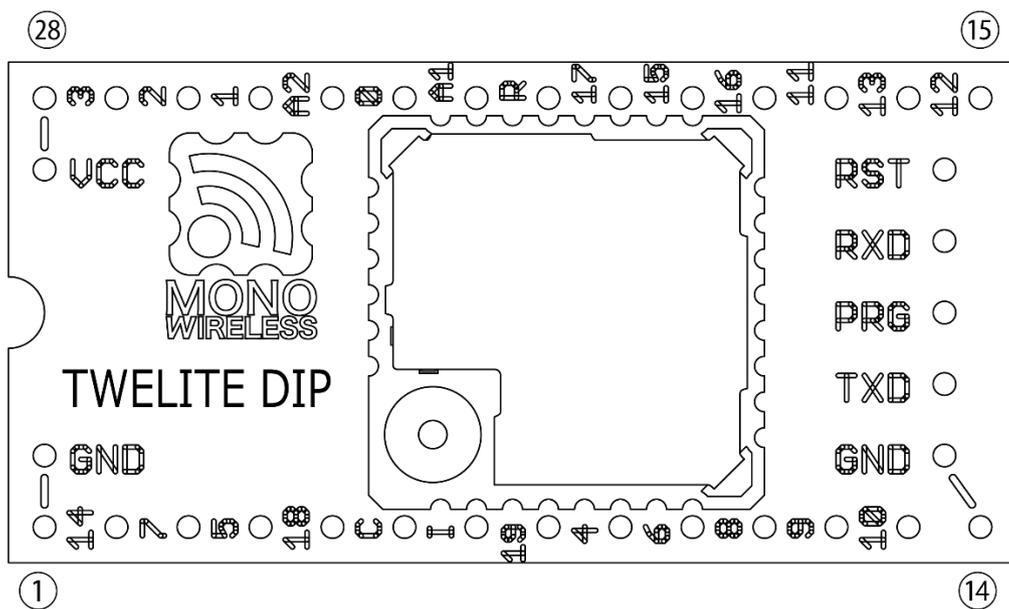


図 3 ピン番号図

7.2 ピン割り当て

表 6 ピン割り当て表

#	IO 名	機能割り当て			代替割り当て			超簡単!TWELITE アプリの機能名
1	GND							GND
2	DIO14	SIF_CLK		TXD1	TXD0	SPISEL1		SCL
3	DIO7	RXD0			PWM3			RX
4	DIO5	RTS0			PWM1		PC1	PWM1
5	DIO18	SPIMOSI						DO1
6	DO0	SPICLK			PWM2※1			PWM2
7	DO1	SPIMISO			PWM3※1			PWM3
8	DIO19	SPISEL0						DO2
9	DIO4	CTS0				TIM0OUT	PC0	DO3
10	DIO6	TXD0			PWM2			TX
11	DIO8	TIM0CK_GT		PC1	PWM4			PWM4
12	DIO9	TIM0CAP	32KTALIN		RXD1			DO4
13	DIO10	TIM0OUT	32KTALOUT					M1
14	GND							GND
15	DIO12		PWM2		CTS0			DI1
16	DIO13		PWM3		RTS0			DI2
17	DIO11		PWM1		TXD1			DI3
18	DIO16	COMP1P			SIF_CLK			DI4
19	DIO15	SIF_D		RXD1	RXD0	SPISEL2		SDA
20	DIO17	COMP1M	PWM4		SIF_D			BPS
21	RESETN	RESETN						RST
22	ADC1							AI1
23	DIO0	SPISEL1	ADC3					AI2
24	ADC2	VREF						AI3
25	DIO1	SPISEL2	ADC4	PC0				AI4
26	DIO2	ADC5※2				TIM0CK_GT		M2
27	DIO3	ADC6※2				TIM0CAP		M3
28	GND	GND						GND

※1 PWM2,3 は DIO6,7 または DIO12,13 の割り当てを解放し DO0,1 に割り当て可能。

※2 ADC5,6 は TWELITE RED のみ使用可能です。

7.3 機能紹介

表 7 信号名毎の機能表

信号名	機能
PC	パルスカウンタ
SPICLK	SPI マスタークロック
SPISEL	SPI セレクト出力
SPIMISO	SPI マスター入力
SPIMOSI	SPI マスター出力
TIM0CK_GT	タイマクロック,ゲート入力
TIM0CAP	タイマキャプチャ入力
TIM0OUT	タイマ PWM 出力
32KTALIN	クリスタル入力
32KTALOUT	クリスタル出力
VREF	基準電圧
COMP1M	コンパレータ+入力
COMP1P	コンパレータ-入力
SIF_D	2 線シリアルデータ
SIF_CLK	2 線シリアルクロック
RXD	UART RX
TXD	UART TX
RTS	UART RTS
CTS	UART CTS
PWM	パルス幅変調出力

7.4 特殊ピンの取り扱い

- **DO0 (機能名: SPICLK)**

本ピンは出力として利用されるピンです。**外部からの電圧印加を行うと**(ある程度の出カインピーダンスがあったとしても)、TWE モジュールがプログラムモードに遷移しないといった現象が報告されています。

LED やトランジスタなどの接続では、始動時やスリープ回復時に中間的な状態となり、正常動作しない場合があります。常に Vcc 側にプルアップされるような外部回路構成を推奨します。

- **DO1 (機能名: SPIMISO)**

本ピンは出力ピンとして利用されることが多いピンですが、モジュール電源投入やりセット時に入力ピンとして振る舞い、その時 Lo 側の電圧判定をされた場合、モジュールがプログラムモードとして起動します。

本ピンの**始動時の電圧**に気をつけてください。

- **DIO0 (機能名: ADC3)、DIO1 (機能名: ADC4)**

これらのピンはアナログ入力と共用されています。ファームウェア上で注意点としては、**AD 読み出し時に内部プルアップを無効**にしておく必要があります。

- **ADC2**

ADC2 は基準電圧の入力用として利用できます。利用にはソフトウェア上の実装が必要になります。なお、**基準電圧を出力するピンはありません。**

- **GND**

SMD 版 28, 30-32 ピンの GND は接続を推奨しますが、未接続での運用も可能です。未接続であっても、無線性能の顕著な変化は観察されていません。

絶対最大定格

表 8 絶対最大定格

項目	Min	Max	
電源(VCC)	-0.3	3.6	V
アナログ IO(VREF/ADC)	-0.3	VCC+0.3	V
デジタル IO	-0.3	VCC+0.3	V

特性

1.9 推奨動作条件

表 9 推奨動作条件

項目	記号	条件	min	typ	max		
電源供給電圧	VCC		2.0	3.0	3.6	V	
始動電圧	Vboot		2.05			V	
動作温度	T _{OPR}	結露なきこと	TWELITE DIP BLUE	-40	25	85	°C
			TWELITE DIP RED	-30	25	85	
動作湿度	H _{OPR}	結露なきこと			85	%RH	

※数値は半導体データシートに基づく。

1.10 DC 特性

表 10 DC 特性

項目	記号	条件	min	typ	max			
消費電流	I _{CC}	スリープ(RAMOFF タイマなし)	TWELITE DIP BLUE		0.1		μA	
			TWELITE DIP RED		0.1			
		スリープ(タイマ)	TWELITE DIP BLUE		1.5			
			TWELITE DIP RED		1.5			
		Tx (CPU doze)	TWELITE DIP BLUE		15.3		mA	
			TWELITE DIP RED		23.3			
			TWELITE DIP RED (3dBm 出力時)		14.0			
		Rx (CPU doze)	TWELITE DIP BLUE		17.0		mA	
TWELITE DIP RED			14.7					
送信出力	P _{out}	TWELITE DIP BLUE	+0.5	2.5		dBm		
		TWELITE DIP RED		9.14				
受信感度		TWELITE DIP BLUE		-95		dBm		
		TWELITE DIP RED		-96				

※数値は半導体データシートに基づく。

1.11 I/O 特性

表 11 I/O 特性

項目	記号	条件	min	typ	max	
DIO 内部プルアップ			40	50	60	kΩ
DIO Hi 入力	V _{IH}		VCCx0.7		VCC	V
DIO Lo 入力	V _{IL}		-0.3		VCCx0.27	V
DIO 入力ヒステリシス			200	310	400	mV
DIO Hi 出力	V _{OH}	TWELITE DIP BLUE	VCCx0.8		VCC	V
		TWELITE DIP RED	VCC-0.4			
DIO Lo 出力	V _{OL}		0		0.4	V
DIO 負荷、吸込電流	I _{OL}	VCC 2.7~3.6V		4		mA
		VCC 2.2~2.7V		3		
		VCC 2.0~2.2V		2.5		

※数値は半導体データシートに基づく。

1.12 ADC 特性

表 12 ADC 特性

項目	記号	条件	min	typ	max	
リファレンス電圧	V_{REF}		1.198	1.235	1.260	V
ADC 解像度					10	Bits
ADC 積分非直線性				$\pm 1.6, \pm 1.8$		LSB
ADC 微分非直線性			-0.5		0.5	LSB
ADC オフセット誤差		$0 \sim V_{REF}$		-10		mV
		$0 \sim 2V_{REF}$		-20		
ADC ゲイン誤差		TWELITE DIP BLUE $0 \sim V_{REF}$		+10		mV
		TWELITE DIP BLUE $0 \sim 2V_{REF}$		+20		
		TWELITE DIP RED $0 \sim V_{REF}$		-10		
		TWELITE DIP RED $0 \sim 2V_{REF}$		-20		
ADC クロック				0.25, 0.5, 1.0		MHz
ADC 入力レンジ			0.04		V_{REF} $2 \times V_{REF}$	V

※数値は半導体データシートに基づく。

使用上の注意

- **保管**

高温・高湿を避けて保管のこと、製品は納入後6ヶ月以内で、ご使用下さい。

- **一般事項**

当社製品のご使用にあたりましては、実際に貴社使用環境にて、評価、確認を必ず行って下さい。

高信頼性を必要とされる用途、人命に関わる用途などに、ご使用になる場合は事前に、購入先にお問い合わせください。

改訂履歴

表 13 改訂履歴

バージョン	改定日時	改定内容
1.0.0	2018/2/6	初期バージョン

目次

TWELITE DIP 無線マイコン データシート	1
1. 製品概要	1
2. 主な特徴	1
3. 仕様	2
3.1 製品型番	2
3.2 無線部	2
3.3 マイコン部	3
3.4 インターフェイス	3
3.5 アンテナ	3
3.6 認証など	4
3.7 輸出時の注意点	4
3.8 製品上の表示	4
4. ブロック図	5
5. 外形寸法	6
6. ピン割り当て	7
7.1 ピン番号	7
7.2 ピン割り当て	8
7.3 機能紹介	9
7.4 特殊ピンの取り扱い	10
7. 絶対最大定格	11
8. 特性	11
8.1 推奨動作条件	11
8.2 DC 特性	12
8.3 I/O 特性	12
8.4 ADC 特性	13
9. 使用上の注意	14
10. 改訂履歴	15
目次	16
図表目次	17

図表目次

表 1 製品型番	2
表 2 無線仕様	2
表 3 インターフェイス仕様	3
表 4 電波認証番号表	4
図 1 TWELITE DIP シリーズのブロック図	5
図 2 TWE-L-DI-W の外形図	6
表 5 外形寸法と重量	6
図 3 ピン番号図	7
表 6 ピン割り当て表	8
表 7 信号名毎の機能表	9
表 8 絶対最大定格	11
表 9 推奨動作条件	11
表 10 DC 特性	12
表 11 I/O 特性	12
表 12 ADC 特性	13
表 13 改訂履歴	15